

UNIVERSIDAD DE CONCEPCIÓN
FACULTAD DE INGENIERÍA
DEPARTAMENTO DE INGENIERÍA ELÉCTRICA



Profesor Patrocinante:
[Dr. Patrocinante]

Informe de Memoria de Título
para optar al título de:
Ingeniero Civil Electrónico

[Título de la memoria de título]

Universidad de Concepción
Facultad de Ingeniería
Departamento de Ingeniería Eléctrica

Profesor Patrocinante:
[Dr. Patrocinante]

[TÍTULO DE LA MEMORIA DE TÍTULO]

[Mi nombre completo]

Informe de Memoria de Título
para optar al Título de

Ingeniero Civil Electrónico

agosto 2015

Resumen

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor incididunt ut labore et dolore magna aliqua. Ut enim ad minim veniam, quis nostrud exercitation ullamco laboris nisi ut aliquip ex ea commodo consequat. Duis aute irure dolor in reprehenderit in voluptate velit esse cillum dolore eu fugiat nulla pariatur. Excepteur sint occaecat cupidatat non proident, sunt in culpa qui officia deserunt mollit anim id est laborum.

Un arreglo de compuertas programables (del inglés *Field Programmable Gate Array*, FPGA) se puede usar en las etapas de diseño de un circuito integrado de aplicación específica (del inglés *Application-Specific Integrated Circuit*, ASIC). Aunque los FPGAs también tienen otros usos.

A los semiconductores...

Gracias por todo

Agradecimientos

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor incididunt ut labore et dolore magna aliqua. Ut enim ad minim veniam, quis nostrud exercitation ullamco laboris nisi ut aliquip ex ea commodo consequat. Duis aute irure dolor in reprehenderit in voluptate velit esse cillum dolore eu fugiat nulla pariatur. Excepteur sint occaecat cupidatat non proident, sunt in culpa qui officia deserunt mollit anim id est laborum.

Índice General

Resumen	I
Agradecimientos	III
Índice de Figuras	V
Índice de Tablas	VI
1. Introducción	1
2. Revisión Bibliográfica	2
A. Códigos	3
A.1. Derivación de fórmulas	3
A.2. Unidades especiales	3

Índice de Figuras

1.1. Ejemplo de figura	1
1.2. Ejemplo de dos subfiguras	1

Índice de Tablas

2.1. Ejemplo de tabla 2

Siglas

ASIC circuito integrado de aplicación específica (del inglés *Application-Specific Integrated Circuit*)

FPGA arreglo de compuertas programables (del inglés *Field Programmable Gate Array*)

1. Introducción

La figura 1.1 muestra un ejemplo de la curiosidad humana, que queda más claro al examinar en detalle la figura 1.2.

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor incididunt ut labore et dolore magna aliqua. Ut enim ad minim veniam, quis nostrud exercitation ullamco laboris nisi ut aliquip ex ea commodo consequat.



Fig. 1.1: Ejemplo de figura



(a) Subfigura 1



(b) Subfigura 2

Fig. 1.2: Ejemplo de dos subfiguras

2. Revisión Bibliográfica

La visión planteada por [?] es ampliada en [?], donde se explica la respuesta a la vida, el universo y todo lo demás.

Repitiendo parte del resumen para demostrar que los acrónimos fueron reseteados: Un arreglo de compuertas programables (del inglés *Field Programmable Gate Array*, FPGA) se puede usar en las etapas de diseño de un circuito integrado de aplicación específica (del inglés *Application-Specific Integrated Circuit*, ASIC). Aunque los FPGAs también tienen otros usos. La tabla 2.1 muestra un resumen con muchas cosas interesantes.

Tabla 2.1: Ejemplo de tabla

Nombre	Valor	Descripción
Uno	1	Lorem ipsum dolor sit amet
Dos	Two	consectetur adipiscing elit
Cinco	asdf	sed do eiusmod tempor incididunt

A. Códigos

A.1. Derivación de fórmulas

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor incididunt ut labore et dolore magna aliqua. Ut enim ad minim veniam, quis nostrud exercitation ullamco laboris nisi ut aliquip ex ea commodo consequat.

A.2. Unidades especiales

Lorem ipsum dolor sit amet, consectetur adipiscing elit, sed do eiusmod tempor incididunt ut labore et dolore magna aliqua. Ut enim ad minim veniam, quis nostrud exercitation ullamco laboris nisi ut aliquip ex ea commodo consequat.